

НАЦІОНАЛЬНА АКАДЕМІЯ НАУК УКРАЇНИ
ІНСТИТУТ КІБЕРНЕТИКИ ІМ. В.М. ГЛУШКОВА

ЗАТВЕРДЖЕНО:
Директор,
академік НАН України

_____ І.В. Сергієнко
« ____ » _____ 2016 р.

ПРОГРАМА
ВСТУПНОГО ВИПРОБУВАННЯ ДО АСПІРАНТУРИ
для здобуття освітнього рівня «доктор філософії» за спеціальністю
123– Комп'ютерна інженерія

Гарант освітньо-наукової програми
спеціальності 123– Комп'ютерна
інженерія,
член-кореспондент НАН України

_____ В.П. Боюн

(15 25 2016).

123 - ,
-

. . . (), . . . (),
. . . (),

200 123

- ,

.

« ' .

»

, .
, ,
, ,
, ,
, .

:

• ,
• ,
• ,
• ,
• ,
• -

:

• , , ,
• , ,
• , , ,
• , , ,
• , , ,
• , , ,
• , , ,
• , , ,
• , , ,
• - .

1. , , ,

1.1. , .

1.2.

1.3.

-500.

1.4.

1.5.

(

2.

2.1.

2.2.

2.3.

2.4.

3.

3.1.

3.2.

3.3.

VLIW-

3.4.

3.5.

3.6.

4.

4.1.				
4.2.				
4.3.				
4.4.		GR D-		
4.5.				
5.				
5.1.			()	
5.2.				
5.3.				
5.4.			()	.25,
	ISDN, Frame Relay, ATM			
5.5.			Ethernet, Token Ring, FDDI, ATM.	
5.6.				
5.7.	Internet:			
	/			
	WWW, Web-		Web-	
	HTML, XML, SGML			
5.8.				
6.				
6.1.				
6.2.				

- 6.3. , - .
- 6.4. , , ,
- 6.5. , , . : , , , .
7. , ,
- 7.1. , , , , . , ,
- 7.1.1. , , , , . , ,
- 7.1.2. (). .
- 7.1.3. , , ,
- 7.1.4. : , , , .
- 7.1.5. .
- 7.1.6. , . , , , . , , , , .
- 7.2. , - (). , ,
- 7.2.1. (). , , .
- 7.2.2. , , : , , , .
- 7.2.3. , , , , .
- 7.2.4. . , , , .
- 7.2.5. - (). (). (). , (). . - .

7.2.6.

8.

8.1.

8.2.

8.3.

Delphi, Informix, Oracle, Power Builder

8.4.

8.5.

9.

9.1.

9.2.

9.3.

9.4.

Web-

9.5.

(VHDL, Verilog).

9.6.

9.7.

OrCAD, PSpice .)

9.8.

10.

(Design Lab.,

10.1.

10.2.

10.3.

10.4.

10.5.

11.

11.1.

11.2.

11.3.

11.4.

11.5.

12.

12.1.

12.2.

12.3.

12.4.

12.5.

1.

2. C., , 2- : . - :
3. « », 2004. – 992 . .
4. , , .. LabVIEW: . – : « », 2005. – 288 .
5. „ . – : , 1998. – .728.
6. „ - ”, 2000. – 384 . VHDL. –
7. : 3 .2- . – : „, 2004.
8. „ : - , 2002. – 615 .
9. „ : - , 2001. – 326 .
10. „ . – : « », 2002. – 288 .
11. „ : , 2003. – 703 .
12. „ , „ , 10- : „ - : « », 2002. – 432 .
13. „ , 2004 – .608. . – :
14. „ , „ , „ : , 2001. – 219 .
15. „ „ 6», 1994. – 192 . . – :
16. „ 3- . – : „ , 1990.
17. „ . – : „ , 1962. – 476 .
18. „ -2- . – „ ; 2004. 736 .
19. „ , „ , „ , „ , 1989,190 .
20. „ , „ , „ . – : – „ , 2002. – 608 .
21. „ IBM PC, „ 2- . – :

22. I . . . -
 , 2002. – 495 .
23.
 , 2001. – 352 .
24. „ -
 2006. – 873 .
25.
 : - , 1991. – 325 .
26.
 : , 1989. – 272 .
27.
 -
 « » , 2005. – 1024 .
28. „
 :
 . - « » , 2006. – 624 .
29. -
 « » , 2005. – 288 .
30. Intel. 4-
 . - « » , 2005. – 912 .
31. - „ ,
 2005. – 905 .
32.
 . - : , 1988. – 296 .
33.
 i8051. - - , 2004. – 192 .
34. „
 . - « » , 2004. – 288 .
35. ,
 Model Checking. - : -
 , 2002. – 382 .
36.
 . 2- . - , 2004. – 432 .
37. „
 -
 , 1987. – 280 .
38. - : " " ,
 1999. –
39. „ o a o o y o
 -
 - , 2003. – 647 .
40.
 2002. – 765 .
41.
 . -
 . - 2003. – 843 .

42. - : ,
1998. - 437 .
43. :
- :
. - : , 1990. - 350 .
44. : . . - ..
 , 1985. - 288 .
45. -
- . - :
1991. - 320 .
46. - : . , 1993.
- 142 .
47. - : , 2005. -
336 .
48. : « » ,
1996. - 144 .
49. - . . . -
 , , . - : , 2005. - 319 .
50. . . . :
. - : , 1993. - 352 .
51. . . . - : , 2004. - 672 .
52. :
 , . - : , 2002 - 864 .
53. - :
 , 2001 - 544 .
54. . . . - :
 , 1986. - 504 .
55.
- : . - , 1981 - 271 .
56. :
 : . - : , 2006. - 280 .
57. - :
 , 2005. - 681 .
58. - : , 1994. - 296 .
59. - :
 - : „
” , 2005. - 440 .
60. VHDL VERILONG
. - : - « - » , 2003. - 288 .
61. -
 , 4- . - , - . , 2002. - 688 .
62. - :
 , 1982. - 279 .

63. . .. DesignLab 8.0. . - .: - « - », 2003. - 288 .
64. . .. P-CAD 2001. - .: « - », 2003. - 288 .
65. . : . . - .: « », 2004. - 304 .
66. . . . - .: . , 1987. - 375 .
67. . . , 1989. - 272 . - .: .
68. . . . - .: . , 2004. - 432 .
69. . . . " " , 2004. - 1104 .
70. . - . - .: « - », 2004. - 288 .
71. . . .: . , 2002. - 655 .
72. . . . - . - .: . - . , 2004. - 230 .
73. . . . - .: . , 2002. - 711 .
74. . . . // . - : - " " , 1998. - 432 .
75. . . . - .: « » , 2002. - 736 .
76. - .: . , 1990 - 276 .
77. . . - - . , 2003. - 640 .
78. . . . « » , 2002. . - .: . - 2002. - 900 .
79. . . . - .: . - 2002. - 900 .
80. . . . " " , 2002. - 920 .
81. . . . " " , 2003. - 556 . VHDL. C-
82. . . . - .: . , 1999. - 320 .

83. - : ,
1994. - 672 .
84. , 2002.
85. . - 4- . - - :
, 2003.
86. . , 2- . - .
, , 2002.
87. - 2007. - 256 .
88. . // : . . . , . . .
/
- : . . . - , 2005. - 592 .
89.
, 8- : . . - : « » , 2004.
- 1024 .
90. . : .
. - : « » , 2004. - 320 .
91. :
, , . - :
1990. - 320 .
92. . TCP/IP.
. - : , 2002. - 567 .
93. . IP . - : , 2002.
- 497 .
94. . PSPICE.
. - : « » , 2005. - 1024 .
95. - : ,
2003. - 845 .
96.
: . . - : , 1996. - 752 .
97. . . . : 2- . - : ,
1994.
98. ,
. . . - : , 1992. - 325 .
99. . . .
- : , 1993.
100. BHV, : 2005.-
576 .
101. -
: , 1988. - 240 .
102.
:
. - : , 2004. - 472 .

:

1. . : . / : , 2005.
2. : : , 2005.
3. .
4. . . : - , 1999.
5. . UML- . . . : - , 2011.- 700 .

123 – ’

- , . .